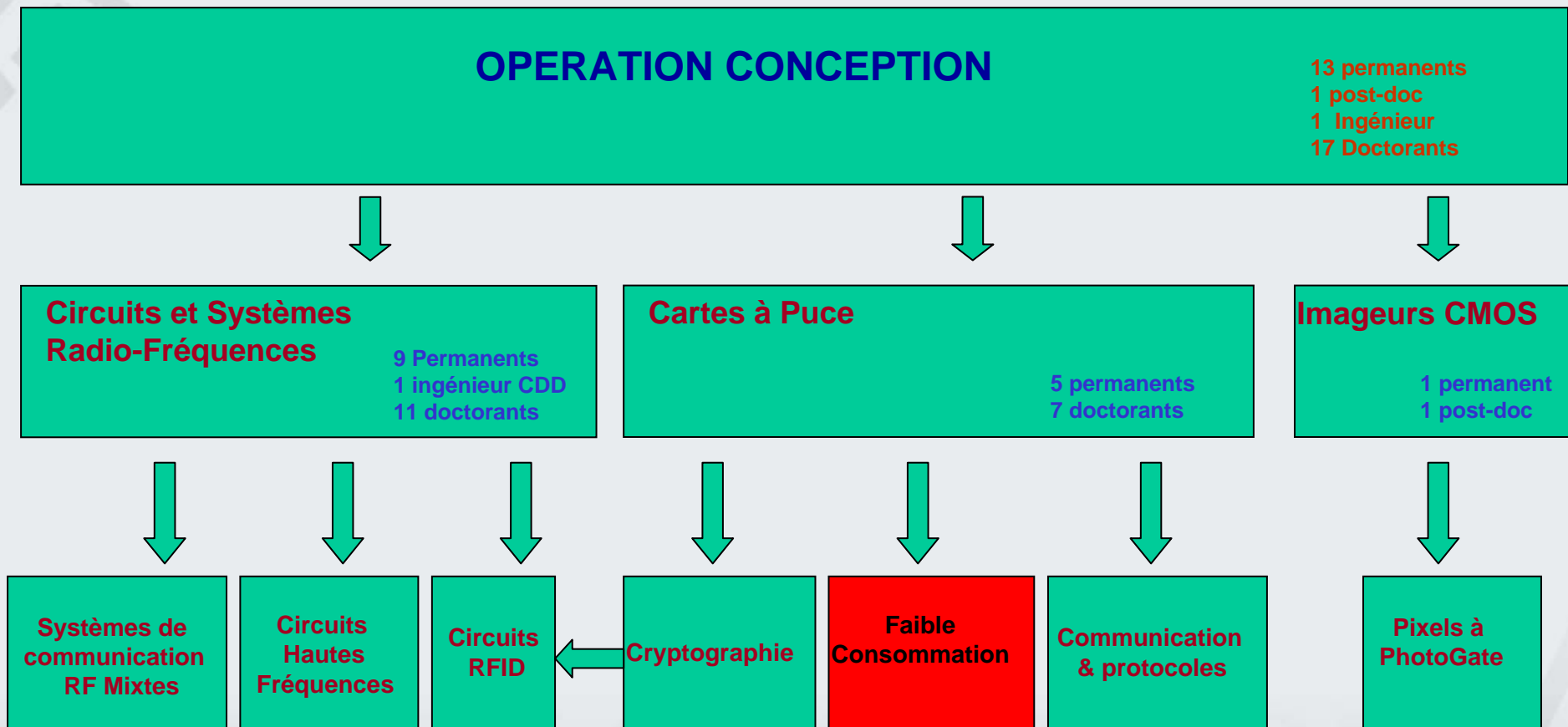


ORGANIGRAMME PAR THEMATIQUES





Description du sujet de Thèse



de Julien MERCIER

Étude et optimisation des consommations
statique et dynamique des coeurs mémoires
NVM (EEprom, Flash et Page Flash ...) et de
leurs interfaces au sein d'une Smart Card

Vendredi 14 Janvier 2005, au L2MP

Tuteur industriel : Mathieu LISART

Tuteur universitaire : Christian DUFAZA



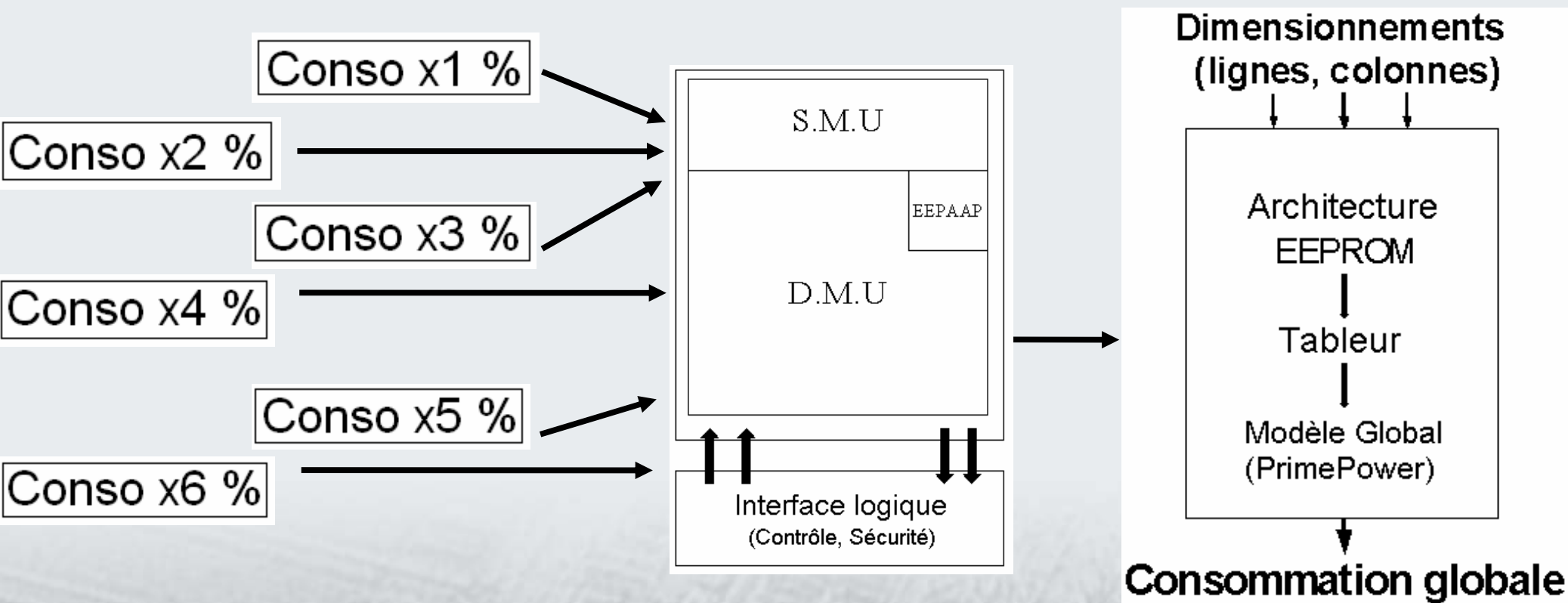
Sujet de Recherche

- ❖ Pour les mémoires NVM : EEprom, Flash et Page Flash (Smart Card Roadmap)
 - I. Identification des cores et interfaces existants et modélisation des consommations statique et dynamique (avec l'évolution technologique)
 - II. Architectures optimisées des cores et interfaces (Consommation, Vitesse, Surface)
 - III. Sécurisation : Analyse en courant

3

Sujet de Recherche

❖ Analyse et modélisation de la consommation



Synthèse

Planning :

Q1-05 (3 mois) :

- Mesures Silicium
(E2, Flash, Page Flash)

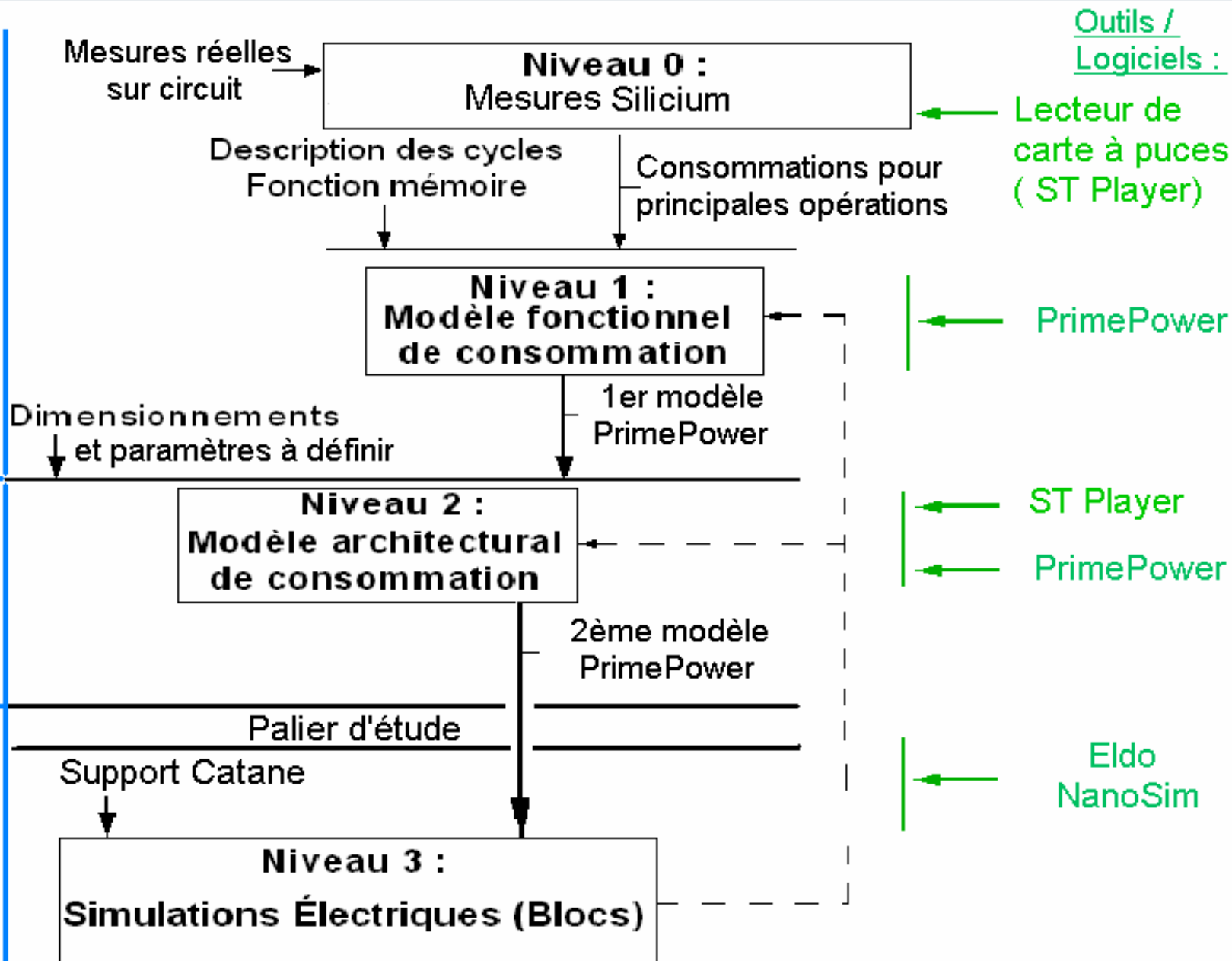
- Modélisation
sous PrimePower

Q2-05 (3 mois) :

- Tableurs Excel pour
E2, Flash, Page Flash

Q3/Q4-05 (3-6 mois) :

- Etudes des modules
- Mises à jour des
modèles PrimePower
et des Tableurs



Planning de la thèse

